

주요 사양

제품군 이름		M3H 그룹(2)
CPU 코어		ARM® 코텍스-M3- 메모리 보호 장치(MPU)
최대 작동 주파수		120MHz
내부 발전기	발전 주파수	10MHz(+/-1%)
내부 메모리	코드 플래시 메모리	1024KB ⁽¹⁾ (프로그램/삭제 주기: 최대 100,000 회)두 개의 512KB 개별 코드 플래시 영역이 있는 영역 스왑 방식의 펌웨어 회전 기능 ⁽²⁾
	데이터 플래시 메모리	23KB(프로그램/삭제 주기: 최대 100,000 회)
	RAM	128KB 및 백업 RAM 2KB, 패리티 포함
I/O 포트		56~134
외부 인터럽트		12~23 개 요소
DMA 컨트롤러(DMAC)		DMA 요청: 2 개 장치, 54~64 개 요소, 내부/외부 트리거
타이머 기능	32 비트 타이머 이벤트 카운터(T32A)	8 개 채널 (16 비트 타이머로 사용 시 16 개 채널)
	실시간 클럭(RTC)	1 개 채널
UART		7~8 개 채널

통신 기능	I ² C 인터페이스(I ² C)	2~4 개 채널
	TSPI	1~5 개 채널
아날로그 기능	12 비트 A/D 컨버터	12~21 개 채널 입력
	8 비트 DA 컨버터	2 개 채널
	비교기	1 개 채널
모터 제어 회로	고급 프로그래밍 가능 모터 제어 회로(A-PMD)	1 개 채널
	고급 인코더 입력 회로(32 비트)(A-ENC32)	1 개 채널
기타 주변 기기 회로	원격 제어 신호 전처리기(RMC)	1 개 채널
	CRC 계산 회로(CRC)	1 개 채널, CRC32, CRC16
	LCD 디스플레이 컨트롤러(DLCD)	비편향 드라이브: 40 개 세그먼트 × 4 개 공통(최대) ⁽⁴⁾

시스템 기능	워치도그 타이머(SI WDT)	1 개 채널
	전압 감지 회로(LVD)	1 개 채널
	발진 주파 수 감지기(OFD)	1 개 채널
온칩 디버그 기 능	JTAG/SWD	
작동 전압	2.7~5.5V, 단일 전압 공급	
패키지/핀	LQFP144 (20mm x 20mm, 0.5mm 피치)LQFP128 (14mm x 14mm, 0.4mm 피치)LQFP128 (14mm x 20mm, 0.5mm 피치)LQFP100 (14mm x 14mm, 0.5mm 피치)QFP100 (14mm x 20mm, 0.65mm 피치)LQFP80 (12mm x 12mm, 0.5mm 피치)LQFP64 (10mm x 10mm, 0.5mm 피치)	