

제품 그룹		M3H 그룹
CPU 코어		ARM Cortex-M3 - 메모리 보호 장치(MPU)
최대 작동 주파수		120MHz
내부 오실레이터		10MHz (+/-1%)
내장 메모리	플래시(코드)	256KB/384KB/512KB (최대 10 만회 다시 쓰기 가능)
	플래시(데이터)	32KB (최대 10 만회 다시 쓰기 가능)
	RAM	64KB (패리티), 백업 RAM 2KB
입출력 포트		57~135
외부 인터럽트		12~23
DMA 컨트롤러(DMAC)		DMA 요청: 2 대, 54~64 팩터, 내외장 트리거
타이머 기능	T32A	32 비트 타이머 이벤트 카운터 (32 비트 타이머 8 채널 또는 16 비트 타이머 16 채널)
	RTC	실시간 클록: 1 채널
통신 기능	UART	범용 비동기식 리시버 트랜스미터: 7~8 채널
	I ² C	I ² C 인터페이스: 2~4 채널
	TSPI	직렬 주변기기 인터페이스: 1~5 채널
아날로그 기능	12 비트 AD 컨버터	12~21 채널 입력
	8 비트 디지털/아날로그 컨버터	2 채널
모터 컨트롤	A-ENC	첨단 인코더 입력 회로: 1 채널
	A-PMD	첨단 프로그래머블 모터 컨트롤 회로: 1 채널
기타 주변기기	RMC	원격 제어 신호 처리기: 1 채널
	CRC	CRC 계산 회로: 1 채널, CRC32, CRC16
	DLCD	LCD 디스플레이 컨트롤러- 비편향 드라이브: 40 세그먼트× 4 커먼(최대)
시스템 기능	SIWDT	1 채널
	LVD	전압 감지 회로: 1 채널
	OFD	발진 주파 감지기: 1 채널
온칩 디버그 기능		시리얼 와이어/JTAG
동작 전압		2.7~5.5V, 단일 전압 공급
패키지/Pin		LQFP144(20mmx20mm, 0.5mm 피치) LQFP128(14mmx14mm, 0.4mm 피치) LQFP128(14mmx20mm, 0.5mm 피치) LQFP100(14mmx4mm, 0.5mm 피치) LQFP100(14mmx20mm, 0.65mm 피치) LQFP80(12mmx12mm, 0.5mm 피치) LQFP64(10mmx10mm, 0.5mm 피치)