

제품 그룹		M4N 그룹
CPU 코어		Arm Cortex-M4 - 메모리 보호 장치(MPU) - 부동 소수점 장치(FPU)
최대 작동 주파수		200MHz
내부 오실레이터		10MHz (+/-1%)
내장 메모리	플래시(코드)	512KB/1024KB/1536KB/2048KB (최대 10 만회 다시쓰기 가능)
	플래시(데이터)	32KB(최대 10 만회 다시쓰기 가능)
	RAM	192KB/256KB 및 백업 RAM 2KB
입출력 포트		86 ~ 146
외부 인터럽트		9 ~ 16
외부 버스 인터페이스		8/16 비트 폭(별도/멀티플렉스 버스)
DMA 컨트롤러(DMAC)		다기능 DMAC: 1 대 고속 DMAC: 2 대
타이머 기능	T32A	32-비트 타이머/카운터 (16-비트 타이머 32 채널, 32 비트 타이머 16 채널)
	LTTMR	장기 타이머: 1 채널
	RTC	실시간 클록: 1 채널
통신 기능	UART	비동기식 직렬 통신: 3 ~ 6 채널
	FUART	범용 비동기식 송수신기: 1 ~ 2 채널
	I ² C	3 ~ 5 채널
	TSPI	직렬 주변기기 인터페이스: 5 ~ 9 채널
	TSSI	동기식 직렬 인터페이스: 1 ~ 2 채널
	SMIF	직렬 메모리 인터페이스: 1 채널
	CEC	1 채널
	CAN	CAN 컨트롤러: 2 대
	USB	범용 직렬 버스: 1 ~ 2 대 (통합 PHY USB 2.0 FS OTG 컨트롤러)
	ETHM	이더넷 컨트롤러(MII, RMII): 1 대
아날로그 기능	12-비트 AD 컨버터	16 ~ 24 채널 입력
	8-비트 디지털 ~ 아날로그 컨버터	2 채널
기타 주변기기	모터 제어(A-PMD)	1 채널
	RMC	원격 제어 신호 프로세서: 1 ~ 2 채널

	ISD	인터벌 센서 감지 회로: 1 ~ 3 유닛
	I ² S	2 채널
	FIR	FIR 계산 회로: 1 채널
시스템 기능	WDT	1 채널
	LVD	전압 감지 회로: 1 채널
	OFD	진동 주파수 감지: 1 채널
온-칩 디버그 기능		직렬 와이어/JTAG
작동 전압		2.7 ~ 3.6V, 단상 전압 공급
패키지/핀		LQFP176 (20mm x 20mm, 0.4mm 피치) VFBGA177 (13mm x 13mm, 0.8mm 피치) LQFP144 (20mm x 20mm, 0.5mm 피치) VFBGA145 (12mm x 12mm, 0.8mm 피치) LQFP100 (14mm x 14mm, 0.5mm 피치)