

- 완벽한 Multi-lane I3C Protocol Analyzer/Exerciser -

Introspect 사 **SV4E-I3C**는 4-lane I3C Protocol Analyzer/Exerciser 통합 솔루션으로서, I3C 기술을 적용하려는 분들이 자신의 디바이스 및 시스템 보드 설계 검증과 성능 특성화를 이 기기를 이용하여 완벽히 수행 할 수 있습니다. 또, 사용이 쉽고, 컴팩트한 크기, 가벼운 무게로 인해서 휴대성이 매우 뛰어납니다.



주요기능/사양

- I3C (v1.x) 및 I3C Basic (v1.x) 사양 지원
- I3C 프로토콜 지원 : CCC, Private 및 Device-Device 통신을 위한 패턴 생성, IBI, hot-join 등.
- Main-Master, Secondary Master, I3C Slave, Debug Test System Interface 지원
- 최대 4개의 독립적 SDA/SCL Lane 지원
- 최대 33Mbps Data 속도 지원
- 5ns 해상도의 Wire 별 Skew Injection 지원
- 1GByte의 Debug Pattern Memory 지원
- Multi-port 기능 지원
- Voltage Push/Pull 지원
- Voltage Open-Drain 지원
- 장치나 시스템보드의 대량 자동화 생산을 위한 디버깅 및 검증에 가장 이상적인 Scripting 능력

