

신제품 주요 사양

부품 번호	TZ2002XBG	TZ2003XBG	TZ2100XBG	TZ2101XBG	TZ2102XBG
CPU	ARM® Cortex®-A9 MP 코어 L1I 캐시: 16K 바이트 L1D 캐시: 16K 바이트		ARM® Cortex®-A9 MP 코어 L1I 캐시: 32K 바이트, L1D 캐시: 32K 바이트 L2 캐시: 128K 바이트		
최대 구동 주파수	200MHz		300MHz	600MHz	
FPU (부동 소수점 장치)	탑재되지 않음		탑재됨		
안전 부트 시스템, 제어, 데이터 암호화 기능	지원하지 않음	지원함	지원하지 않음	지원함	지원하지 않음
RAM	1MB SRAM		1MB SRAM 32KB SRAM (백업 용)		
DRAM 컨트롤러	DDR3/DDR3L×8 비트		DDR3/DDR3L×16 비트		
외부 확장 버스 인터페이스	탑재되지 않음		어드레스: 27 비트, 데이터: 32 비트		
2D 그래픽 엔진	도시바 자체의 그래픽 가속기				
LCD 컨트롤러	WVGA (800×480 픽셀) 60fps, 24 비트 병렬 인터페이스				
고속 인터페이스 컨트롤러	USB2.0 호스트 인터페이스, USB2.0 디바이스 인터페이스, 10/100 이더넷 MAC				
주변 기능	DMA 컨트롤러, 타이머/계산기, RTC				
주변기기	UART×4, I²C×5, I²S×2, SPIB×4, PWM×5, 12bitADC×4, SDIO×2, eMMCx1, GPIO		Camera I/F, UART×4, I²C×4, I²S×2, SPIM×7, SPIB×2,PWM×6, 12bitADC×4, SDIO×3, eMMCx1, GPIO		
전원장치 전압	코어=1.1V, I/O=3.3V		코어=1.1V, I/O=3.3V		
패키지	LFBGA 280 핀 15mm×15mm, 0.8mm 피치		LFBGA 310 핀 16mm×16mm, 0.8mm 피치		
생산 상황	양산 중		2015 년 6 월부터 양산 예정		