

## 주요 사양

인터페이스	JEDEC UFS 버전 2.0 표준 2.7V ~ 3.6V (메모리 코어)
전원 장치 전압	1.70V ~ 1.95V ( 메모리 인터페이스 등 ) 1.10V ~ 1.30V (제어기 코어, UFS I/F 신호)
레인 수	하향 스트림 2 레인 /상향 스트림 2 레인
I/F 스피드	5.8Gbps/레인
온도 범위	-25°C ~ +85°C
패키지	153 볼 FBGA 11.5x13x1.0mm (32GB) / 11.5x13x1.2mm (64GB)