

주요 사양								
부품 번호:				DCL320C 00	DCL320D 00	DCL321C 00	DCL321D 00	
채널 수 (순방향: 역방향)				2 (2:0)	2 (2:0)	2 (1:1)	2 (1:1)	
기본 출력 로직 ^[6]				낮은 레벨	높은 레벨	낮은 레벨	높은 레벨	
패키지	명칭			SOIC8-N(P-SOP8-0405-1.27-002)				
	크기 (mm)		대표 값	4.9×6.0×1.75				
절대 최대 정격	동작 온도 T _{opr} (°C)			-40~125				
	보관 온도 T _{STG} (°C)			-65~150				
	절연 전압(60 초) BV _s (Vrms)	T _a =25°C	최소	3000				
권장 동작 조건	전원 전압 V _{DD1} (V)	T _{opr} =-40~125°C			2.25~5.5			
	전원 전압 V _{DD2} (V)				2.25~5.5			

전기 적 특성	1Mbps 동작 전류	1 차 측 공급	V_{DD1} $=V_{DD2}$ $=3.3V, f_{CLK}$ $=500kHz,$ 듀티 = 50% 사각파, C_L $=15pF, T_a$ $=25^{\circ}C$	대표 값	160	160	215	215
		2 차 측 공급			260	260	215	215
		전류 $I_{DD2(1)}$ (μA)						
	25Mbps 동작 전류	1 차 측 공급	V_{DD1} $=V_{DD2}$ $=3.3V, f_{CLK}$ $=12.5MHz,$ 듀티 = 50% 사각파, C_L $=15pF, T_a$ $=25^{\circ}C$	대표 값	3.4	3.4	3.2	3.2
		2 차 측 공급			2.8	2.8	3.2	3.2
		전류 $I_{DD2(25)}$ (mA)						

데이터 전송 속도 t_{bps} (Mbps)	V_{DD1} =V_{DD2} =2.25~5.5 V, T_a =- 40~125°C	최대	25	25	25	25
전파 지연 t_{PHL} , t_{PLH} (ns)	V_{DD1} =V_{DD2} =3.3V, 50kHz, 듀티=50% , t_r=t_f=2ns, C_L =15pF, T_a =- 40~125°C	최대	52	52	52	52
공통 모드 과도 내성 CMTI (kV/μs)	V_{DD1} =V_{DD2} =3.3V, V_I =$V_{DDI}^{[7]}$ 또는 0V, V_{CM} =400V, T_a =25°C	최소	30	30	30	30
샘플 확인 및 구매 가능 여부			온라인 구매	온라인 구매	온라인 구매	온라인 구매