

주요 사양					
제품 그룹		M4L Group			
부품 번호 ^[6]		TMPM4L4F YAUG	TMPM4L2FY ADUG	TMPM4L2F YAQG	TMPM4L1F YAUG
		TMPM4L4F WAUG	TMPM4L2FW ADUG	TMPM4L2F WAQG	TMPM4L1F WAUG
CPU 코어		암® 코르텍스® -M4 코어(FPU 내장) - 메모리 보호 유닛(Memory protection unit, MPU)			
최대 작동 주파수		80MHz			
내부 오실레 이터	오실레이션 주파수	10MHz (±1%)			
내부 메모리	플래시(코드)(프로 그램/소거 횟수: 최대 100,000 회)	256KB/128KB			
	플래시(데이터)	64KB ^[7]			

		RAM	32KB, 패리티 포함		
		VE RAM	4KB		
I/O 포트		51 핀	35 핀		31 핀
외부 인터럽트		21 가지 원인, 21 개 핀	13 가지 원인, 13 개 핀		9 가지 원인, 9 개 핀
DMA 컨트롤러(DMAC)		32 채널	30 채널		28 채널
타이머 기능	32 비트 타이머 이벤트 카운터 (T32A)	5 채널 (16 비트 타이머로 사용될 경우, 10 개 채널)			
통신 기능	UART	6 채널	5 채널		4 채널
	I ² C 인터페이스 버전 A (EI2C)	2 채널			1 채널
	TSPI	3 채널	2 채널		
	SMIF	1 채널			
아날로	12 비트 AD 컨버터(ADC)	2 개 유닛 14 개 입력	2 개 유닛 9 개 입력		2 개 유닛 8 개 입력

그 기능	8 비트 DA 컨버터(DAC)	2 채널
	비교기 (COMP)	6 채널
모터 제어 회로	고급 프로그램머블 모터 컨트롤 회로 2 (A-PMD2)	1 채널
	고급 엔코더 입력 회로 2(Advanced encoder input circuit 2) (A-ENC2)	1 채널
	고급 벡터 엔진 2(Advanced vector engine 2) (A-VE2)	1 채널
기타	CRC 순환 회로 (CRC)	1 채널(CRC32, CRC16)
시스템 기능	워치독 타이머 (SIWDT)	1 채널

	전압 감지 회로 (LVD)	1 채널			
	오실레이션 주파수 검출기 (OFD)	1 채널			
보안 기능		칩 보호(Chip Protection, CPRO), 보안 액세스 메모리(Secure Access Memory, SAM), 비재기입 플래시 보호(Non Rewritable Flash Protection, NRFP)			
디버그 인터페이스	JTAG / SW TRACE(2 비트)	JTAG/SW			
작동 전압	2.7V ~ 5.5V, 단일 전압 공급				
패키지/핀	LQFP64 (10mm×10mm, 0.5mm 피치)	LQFP48 (7mm×7mm, 0.5mm 피치)	VQFN48 (7mm×7mm, 0.5mm 피치)	LQFP44 (10mm×10mm, 0.8mm 피치)	
참고:					

[6] 부품 번호의 "FY"는 256KB 코드 플래시 메모리를, "FW"는 128KB 를 나타낸다.

[7] 128KB 코드 플래시 제품^[4]에 한함.