

부품 번호				DCL340L0B	DCL340H0B	DCL342L0B	DCL342H0B	
채널 수 (순방향 : 역방향)				4 (4:0)	4 (4:0)	4 (2:2)	4 (2:2)	
기본 출력 로직 ^[5]				Low	High	Low	High	
패키지				P-SSOP16-0405-0.64-001				
절 대 최 대 정 격	작동 온도 T _{opr} (°C)			-40 ~ 125				
	보관 온도 T _{stg} (°C)			-65 ~ 150				
	절연 전압(1min.) BV _S (Vrms)	T _a =25°C	최 소	3000				
권 장 작 동 조 건	전원 공급장치 전압 V _{DD1} (V)		T _{opr} =-40 ~ 125°C	2.25 ~ 5.5				
	전원 공급장치 전압 V _{DD2} (V)			2.25 ~ 5.5				
전 기 적 특 성	1Mbps 작동 전 류	Primary-side supply current I _{DD1(1)} (mA)	V _{DD1} =V _{DD2} =3.3V, f _{CLK} =500kHz, 듀티비 50% 사이클 구형 파, C _L =15pF, T _a =25°C	일 반	0.300	0.300	0.395	0.395

	Secondary-side supply current $I_{DD2(1)}$ (mA)			0.495	0.495	0.395	0.395
25Mbps 작동 전 류	Primary-side supply current $I_{DD1(25)}$ (mA)	$V_{DD1} = V_{DD2} = 3.3V$, $f_{CLK} = 12.5MHz$, 듀티비 50% 일 사이클 구형 반	일 반	6.7	6.7	6.1	6.1
	Secondary-side supply current $I_{DD2(25)}$ (mA)	파, $C_L = 15pF$, $T_a = 25^{\circ}C$		5.4	5.4	6.1	6.1
데이터 속도 t_{bps} (Mbps)		$V_{DD1} = V_{DD2} = 2.25 \sim 5.5V$, $T_a = -40 \sim 125^{\circ}C$	최 대 25	25	25	25	25
전파 지연 t_{PHL} , t_{PLH} (ns)		$V_{DD1} = V_{DD2} = 3.3V$, 50kHz, 듀티비 50%, $t_r = t_f = 2ns$, $C_L = 15pF$, $T_a = -40 \sim 125^{\circ}C$	최 대 52	52	52	52	52

	공통 모드 과도 내성 $CMTI$ (kV/μs)	$V_{DD1} = V_{DD2}$ $= 3.3V,$ $V_I = V_{DDI}^{[6]}$ or $0V,$ V_{CM} $= 400V,$ $T_a = 25^{\circ}C$	최 소 30	30	30	30
샘플 확인 및 구입가능여부				Buy Online	Buy Online	Buy Online