

주요 사양

제품 그룹		M4H 그룹		
부품 번호		TMPM4H4FYUG	TMPM4H2FYDUG	TMPM4H1FYUG
CPU 코어(CPU core)		Arm® Cortex® -M4 - 부동소수점 연산 장치(FPU) - 메모리 보호 장치(MPU)		
최대 동작 주파수		120MHz		
내부 오실레이터	발전 주파수	10MHz(±1%)		
내부 메모리	플래시 메모리(코드용)	256KB(프로그램/삭제 사이클 최대 10 만 회)		
	RAM	18KB, 패리티 지원		
I/O 포트		51 핀	37 핀	33 핀
외부 인터럽트		11 개 요소, 16 핀	10 개 요소, 12 핀	9 개 요소, 11 핀
DMA 컨트롤러(DMAC)		32 채널	27 채널	
타이머 기능	32 비트 타이머 이벤트 카운터(T32A)	6 채널 (16 비트 타이머로 사용할 경우 12 채널)		

통신 기능	UART	4 채널	3 채널	3 채널
	I ² C 인터페이스/I ² C 인터페이스 버전 A(I2C/EI2C)	1 채널		
	TSPI	4 채널	2 채널	
아날로그 기능	12 비트 아날로그-디지털 변환기(ADC)	1 개 유닛에서 12 개 입력 지원	1 개 유닛에서 10 개 입력 지원	1 개 유닛에서 9 개 입력 지원
모터 제어 회로	고급 프로그래머블 모터 제어 회로 (A-PMD)	1 채널		
기타	CRC 연산 회로 (CRC)	CRC32/CRC16 용 1 채널		
시스템 기능	워치독 타이머 (SIWDT)	1 채널		
	전압 감지 회로 (LVD)	1 채널		
	발전 주파수 검출기	1 채널		

	(OFD)		
디버그 인터페이스	JTAG/SW TRACE(4 비트) NBDIF	JTAG/SW	
동작 전압	2.7V~5.5V 단일 전원 공급		
패키지/핀 수	LQFP64 (10mm×10mm, 0.5mm 피치)	LQFP48 (7mm×7mm, 0.5mm 피치)	LQFP44 (10mm×10mm, 0.8mm 피치)